Описание регистров для платы ADC 250MHzx4

Reg\_0 Trigger set up( Address =0)

|  |  |  |  |
| --- | --- | --- | --- |
| Бит | Назначение | Значение по умолчанию | Описание |
| [1:0] | Выставление условий захвата (trigger set) | b00 | Задает условия захвата данных:  b00 – запись значения 00 инициирует захват данных  b01 – выставляет условие захвата по нарастающему фронту, срабатывание происходит при достижении уровня входного выше сигнала указанного в Reg\_0[15:8] значения  b10 – выставляет условие захвата по спадающему фронту, срабатывание происходит при достижении уровня входного сигнала ниже указанного в Reg\_0[15:8] значения  b11 – захват по состоянию внешнего входного сигнала с ножки ПЛИС |
| [3:2] | Управление каналами | b00 | Определяет, по какому из каналов АЦП необходимо выполнить триггерование  b00 – одноканальный режим, анализируются все входные данные от АЦП  b01 – анализируются только данные первого канала  b10 – анализируются только данные второго канала |
| [7:4] | Резерв |  |  |
| [15:8] | Уровень входного сигнала | 0x7F | Задает уровень срабатывания захвата по фронту (Reg\_0[1:0] = b01 или Reg\_0[1:0] = b10) |

Reg\_1 Window width set up( Address = 1)

|  |  |  |  |
| --- | --- | --- | --- |
| Бит | Назначение | Значение по умолчанию | Описание |
| [15:0] | Длина окна захвата | 0x1000 | Задает ширину окна захвата данных, определяется количеством 8 байтных значений |

Reg\_2 Trigger position set up( Address = 2)

|  |  |  |  |
| --- | --- | --- | --- |
| Бит | Назначение | Значение по умолчанию | Описание |
| [15:0] | Положение относительно начала буфера передачи | 0x800 | Определяет положение триггера относительно начала накопленного буфера передачи |

Reg\_3 Control reg( Address = 3)

|  |  |  |  |
| --- | --- | --- | --- |
| Бит | Назначение | Значение по умолчанию | Описание |
| [0] | Запуск калибровки АЦП | 0 | Используется для калибровки входных значений в АЦП, перед запуском необходимо настроить HMCAD1511 на генерацию двух повторяющихся слов, по умолчанию 0x55 и 0xAA |
| [1] | Сброс | 0 | При записи в эту позицию происходит сброс внутренней логики в исходное состояние |
| [2] | Pll\_lock | 0 | Состояние внутреннего генератора тактовых импульсов |
|  |  |  |  |

Reg 4 Calibration Pattern Value reg (Address = 4)

|  |  |  |  |
| --- | --- | --- | --- |
| [7 : 0] | Значение первого слова | 0x55 |  |
| [15:8] | Значение второго слова | 0xAA |  |

Запись и чтение значений регистров по SPI

Для записи значений необходимо передать 3 байта, первый байт значение адреса, старший бит равен 0, затем два байта данных, первыми передаются младшие значения.

Для чтения необходимо передать первый байт значение адреса, старший бит должен принимать значение 1, за последующие 16 изменений тактовой частоты SPI передаются 2 байта данных, младшие биты передаются первыми